**Indkaldelse til gruppemøde #11**

**Dato: Mandag d. 18/04-2016**

**Tid: 08.15**

**Sted: Studiepladserne ”Shannon”**

**Deltagere: Dennis (referent), Anders, Martin, Nikolaj & Mikkel.**

**Ikke deltagende: Tonni (afbud), Christian (afbud) & Stefan (ingen afbud)**

**Dagsorden**

1. *Valg af referent*  
   Dennis Poulsen
2. *Opsamling på ugens arbejde*
   1. *Hurtig gennemgang fra gruppeleder i software gruppen.*

* UC 1, 2, 3 er lavet, 4, 5, & 6 er i gang.
* Skal vi ændre PC til GUI? Eller have en ekstra der hedder GUI?
* Enhedsregister, henter enheder gemt på styrboks. Smart ved UC tilføjelse af ny enhed, container-klasse.
* Der skal være en boundary for hver brugerflade
* UC6 hvornår defineres unit-klasse?
* Udformning af timetable?
* Se logbog for mere detaljeret gennemgang
  1. *Hurtig gennemgang fra gruppeleder i HW gruppen.*
* BDD og IBD der er lavet gode udkast

1. *Tidsplan (Hvor lang tid har vi tilbage til næste deadline, hvad skal være klar)*

* Systemarkitektur og opdateret kravspec. Evt. første udkast af SW/HW-design
* Beskrivelsen af systemarkitekturen kan således indeholde nedenstående: • Systemarkitektur • Overordnet beskrivelse af delsystemer i relation til omgivelserne med SysML strukturdiagrammer (BDD’er og IBD’er) • Beskrivelse af scenarier jf. use cases med sekvensdiagrammer for kommunikation mellem delsystemerne, og mellem delsystemer og aktører • Grænseflader • Kommunikationsprotokoller, der bruges på snitfladerne mellem delsystemer og eksterne enheder (aktører) • HW-arkitektur • Beskrivelse af HW-arkitekturen med SysML strukturdiagrammer (BDD’er og IBD’er) samt evt. sekvensdiagrammer, alle suppleret med tekst eller tabeller, som beskriver • Blokkenes formål og funktion • Grænseflade for forbindelser mellem blokke • Specifikation af elektriske signaler og protokoller • SW-arkitektur • En domænemodel for hele systemet • En applikationsmodel (UML) for hvert delsystem (”CPU”), bestående af sekvensdiagrammer og statiske UML klassediagrammer • Indledende forslag til attributter og metoder i klassediagrammerne for SW-interfaces Fasen afsluttes med et review af systemarkitekturen, som efterfølgende opdateres på baggrund af input fra reviewmødet.

(Kopieret fra dokument ”Vejledning til udviklingsprocessen for projekt 2”)

1. *Behov for vejledermøde*
   1. *Spørgsmål til vejleder*
      1. *Software*

*Noteret i logbog*

* + 1. *Hardware*

- (IBD styreboks) skal der på strømforsyning gøres brug af DC 5 V (fælles GND i stedet for digitalt GND.  
- Hvordan opfører de forskellige digitale GND's

* 1. *Bookning af vejledermøde*
* Niko booker

1. *Arbejdsopgaver til grupperne til næste gang:*

* HW mødes formentlig tirsdag 19/4-16 8.15 til et møde

1. *Eventuelt andet?*